

Οδηγίες για την εξέταση των projects

Η εξέταση ανά ομάδα θα είναι 25 λεπτά περίπου. Για την εξέταση απαιτούνται

1. Αναφορά της εργασίας
2. Power Point παρουσίαση
3. Κώδικες VHDL
4. Εξήγηση κώδικα και εκτέλεση προσημειώσεων ορθής λειτουργίας

Η αναφορά και παρουσίασης της εργασίας θα πρέπει οπωσδήποτε να καλύπτουν τα ακόλουθα:

- Περιγραφή/παρουσίαση του αλγορίθμου με σχήματα ή ψευδοκώδικα.
- Περιγραφή και αιτιολόγηση της αρχιτεκτονικής που υλοποιήθηκε. Να χρησιμοποιηθούν όσα σχηματικά είναι απαραίτητα ακολουθώντας top-down ή bottom-up προσέγγιση.
- Προσομοιώσεις ορθής λειτουργίας επιμέρους μονάδων (βασικές μονάδες datapath, κύκλωμα ελέγχου-FSM,...) καθώς και της συνολικής υλοποίησης. Πρέπει να αποφασίσετε ποιες επιμέρους μονάδες χρειάζεται να δείξετε καθώς και να εφαρμόσετε τις πρόπουσες εισόδους ώστε να πιστοποιείται η ορθή λειτουργία του συνολικού κυκλώματος και των επιμέρους μονάδων.
- Υλοποίηση σε Vivado και μετρήσεις συχνότητας και πόρων (LUTs, FFs, Slices,)

Φροντίστε ώστε η αναφορά και η παρουσίαση να είναι πλήρεις και υψηλού επιπέδου. Επίσης φροντίστε η παρουσίαση και επίδειξη των προσομοιώσεων να διαρκούν 15-18 λεπτά.

Τα αρχεία αναφοράς, παρουσίασης και VHDL κώδικα θα παραδοθούν ψηφιακά την ημέρα της εξέτασης.